

Gliwice, 28.11.2014 r.

## **DZIEKAN**

### **WYDZIAŁU AUTOMATYKI, ELEKTRONIKI I INFORMATYKI POLITECHNIKI ŚLĄSKIEJ**

#### **Ogłasza konkurs na stanowisko naukowe**

#### **ADIUNKTA**

#### **w Instytucie Elektroniki**

Do konkursu mogą przystąpić osoby, które spełniają wymogi określone w Ustawie „Prawo o Szkolnictwie Wyższym” z dnia 27 lipca 2005 r. (Dz. U. Nr 164 art. 121) oraz w Statucie Politechniki Śląskiej.

#### **Kandydat powinien posiadać:**

- stopień doktora nauk technicznych w dyscyplinie: elektronika, w specjalności: cyfrowe przetwarzanie sygnałów.

#### **Wymagania dodatkowe:**

1. Gruntowna wiedza z zakresu nowoczesnych technik kodowania korekcyjnego, w szczególności kodowania LDPC (ang. Low Density Parity Check).
2. Znajomość zagadnień związanych z technikami modulacji cyfrowych wykorzystywanych we współczesnych systemach transmisji.
3. Doświadczenie w projektowaniu sprzętowych implementacji algorytmów przetwarzania sygnałów, zwłaszcza sprzętowych kodeków LDPC.
4. Dorobek naukowy w w/w obszarach badawczych potwierdzony publikacjami.
5. Umiejętność programowania w środowisku Matlab oraz znajomość języka C.
6. Znajomość języka polskiego poświadczona egzaminem maturalnym lub równorzędnym egzaminem państwowym.
7. Znajomość języka angielskiego poświadczona współautorstwem co najmniej 5 publikacji w języku angielskim.

Kandydaci przystępujący do konkursu proszeni są o złożenie w Biurze Dziekana Wydziału Automatyki, Elektroniki i Informatyki Politechniki Śląskiej, 44-100 Gliwice, ul. Akademicka 16, następujących dokumentów:

- podanie o zatrudnienie,
- kwestionariusz osobowy,
- informacje o dorobku naukowym, dydaktycznym i kierunku swojej dalszej działalności,
- oświadczenie o czynnej znajomości jednego języka obcego nowożytnego,
- kopia świadectwa maturalnego lub równorzędny dokument państwowy potwierdzający znajomość języka polskiego,
- opinię co najmniej jednego nauczyciela akademickiego z tytułem naukowym lub stopniem naukowym doktora habilitowanego,
- szczegółowy harmonogram badań przewidzianych na okres zatrudnienia,
- podpisane oświadczenie o zapoznaniu się z zasadami zatrudniania na etatach naukowych na Wydziale oraz o akceptacji sprecyzowanych tam warunków rozliczenia.

**Termin składania dokumentów upływa z dniem 11 grudnia 2014.**

**Rozstrzygnięcie konkursu i ogłoszenie wyników nastąpi do dnia 22 grudnia 2014.**

**Zainteresowani zostaną powiadomieni pocztą elektroniczną o wynikach konkursu w terminie 7 dni od daty ogłoszenia wyników.**

DZIEKAN  
Wydziału Automatyki, Elektroniki  
i Informatyki  
prof. dr hab. inż. Adam Czornik