

DZIEKAN

WYDZIAŁU AUTOMATYKI, ELEKTRONIKI I INFORMATYKI

POLITECHNIKI ŚLĄSKIEJ

Ogłasza konkurs na stanowisko

STARSZEGO WYKŁADOWCY

w Instytucie Informatyki

Do konkursu mogą przystąpić osoby, które spełniają wymogi określone w ustawie z dnia 27 lipca 2005 roku - Prawo o szkolnictwie wyższym (j. t. Dz. U. z 2016r., poz. 1842) oraz Statucie Politechniki Śląskiej z dnia 26.06.2006 r. z późn. zm.

Wymagania dodatkowe: Kandydat powinien posiadać:

- stopień doktora nauk technicznych w dyscyplinie: informatyka,
- wieloletnie, dydaktyczne doświadczenie w dziedzinie teorii baz danych (modelowanie; języki dostępu do baz danych, optymalizacja zapytań, budowa i działanie baz danych) oraz praktyczne umiejętności w zakresie systemów zarządzania bazami danych (w tym MS SQL Server, Oracle, PostgreSQL) oraz interfejsów dostępu do baz danych (ADO.NET, Linq to SQL, Linq to Entity Framework, JDBC, Hibernate, JPA),
- szeroką, dydaktyczną i praktyczną znajomość zagadnień związanych z procesem wytwarzania systemów informatycznych: znajomość szerokiego spektrum: języków programowania (w tym Java, C#, C++, Action Script, Java Script, Type Script), programowych środowisk twórczych (w tym Eclipse, Visual Studio, IntelliJ) i technologii (w tym Adobe Flex, JEE, WinForms, WPF, WebForms), szablonów architektonicznych, pozwalających na tworzenie wielowarstwowych systemów informatycznych (w tym wzorce GOF, szablony Pure MVC, Angular, Spring Framework, Apache CXF, WCF); metod i narzędzi programowych wspierających analizę i projektowanie systemów informatycznych (w tym Sparx Enterprise Architect, SAP/Sybase Power Designer, Rational Rose); narzędzi wspomagających automatyzację testowania (w tym NUnit, JUnit, NMock, SoapUI/Ready!API, Selenium, JMeter, Flex monkey), metod i narzędzi wspomagających pracę grupową,
- znajomość zagadnień przetwarzania równoległego/rozproszonego (w tym m.in. przetwarzania z wykorzystaniem GPGPU (m.in. technologii CUDA z użyciem C, C++), wielordzeniowych CPU (w tym programowania równoległego dla środowisk Matlab, .NET, Java), przetwarzania w chmurze obliczeniowej (w tym umiejętności w zakresie funkcjonalności Amazon Web Services oraz Microsoft Azure), tworzenia skonteneryzowanych aplikacji działających w oparciu o architekturę mikrosługową (wykorzystujących: Spring-boot, Zull, Eureka, Hystrix, ELK stack, Docker)
- dydaktyczne doświadczenie i znajomość problematyki i narzędzi modelowania matematycznego i symulacji (m.in. modelowania dynamicznych układów ciągłych, układów dyskretnych, układów zdarzeń dyskretnych oraz optymalizacji parametrycznej), znajomość środowiska Matlab/Simulink oraz R Project
- dorobek naukowy w postaci co najmniej 15 oryginalnych publikacji krajowych i zagranicznych (w tym w czasopiśmie z tzw. współczynnikiem wpływu), szczególnie z zakresu teorii baz danych, optymalizacji zapytań, modelowania matematycznego, przetwarzania równoległego, metod analizy, projektowania, testowania systemów informatycznych, nowych metod i narzędzi programowych wspomagających proces wytwarzania i utrzymania systemów informatycznych,

- wieloletnie, udokumentowane doświadczenie w zakresie współpracy z przemysłem/biznesem (w szczególności współpracy z producentami oprogramowania).

Dla kandydatów, dla których język polski nie jest językiem natywnym, wymagane jest przedstawienie udokumentowanej znajomości języka polskiego. Kandydaci przystępujący do konkursu proszeni są o złożenie w Biurze Dziekana Wydziału Automatyki, Elektroniki i Informatyki Politechniki Śląskiej, 44-100 Gliwice, ul. Akademicka 16, następujących dokumentów:

- podanie o zatrudnienie,
- kwestionariusz osobowy,
- informacje o dorobku naukowym i dydaktycznym,
- oświadczenie o czynnej znajomości jednego języka obcego nowożytnego,
- biegła znajomość języka polskiego potwierdzona świadectwem maturalnym lub innym egzaminem państwowym,
- opinię co najmniej jednego nauczyciela akademickiego z tytułem naukowym lub stopniem naukowym doktora habilitowanego.

Termin składania podań upływa z dniem 11.05.2018r.

Rozstrzygnięcie konkursu i ogłoszenie wyników nastąpi do dnia 18.05.2018r.

Zainteresowani zostaną powiadomieni pocztą elektroniczną o wynikach konkursu w terminie 7 dni od daty ogłoszenia wyników.

DZIEKAN
Wydziału Automatyki, Elektroniki
i Informatyki

prof. dr hab. inż. Adam Czernik